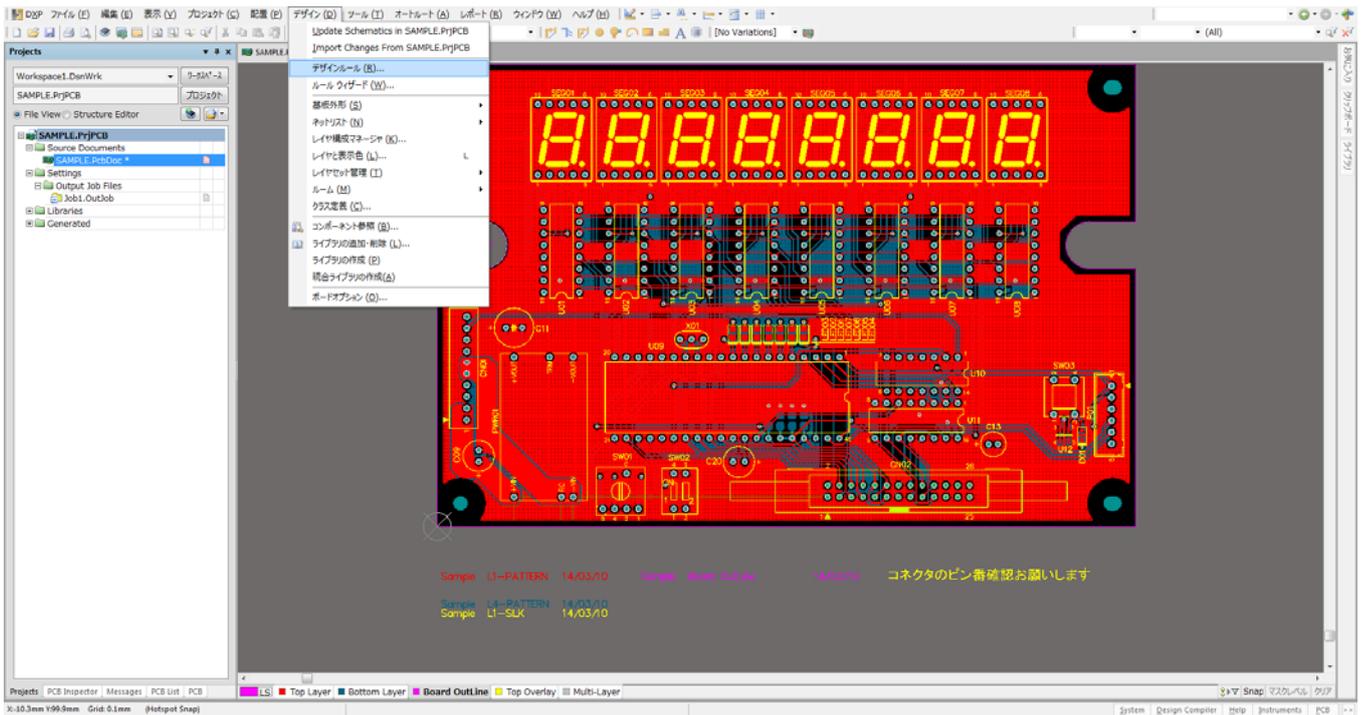
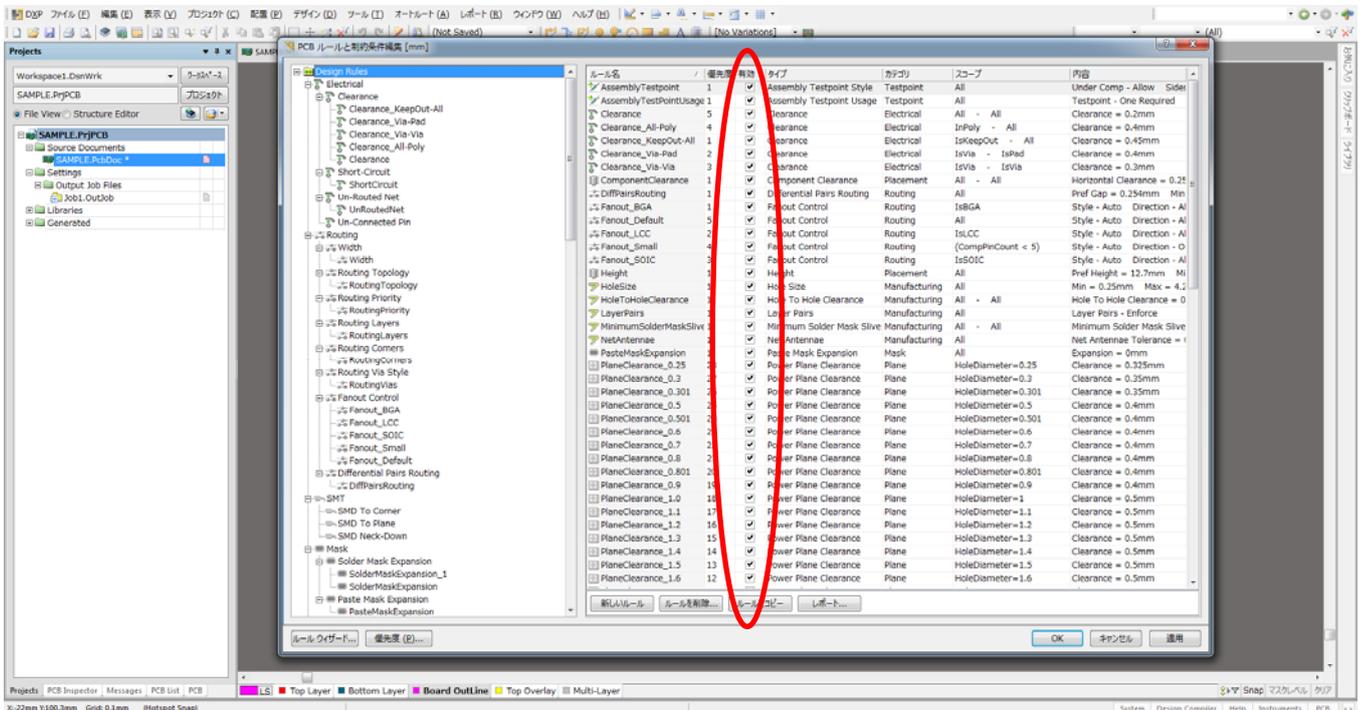


DRC (デザインルールチェック)

設定入力しているデザインルール (別の章で説明) を最終的にチェック



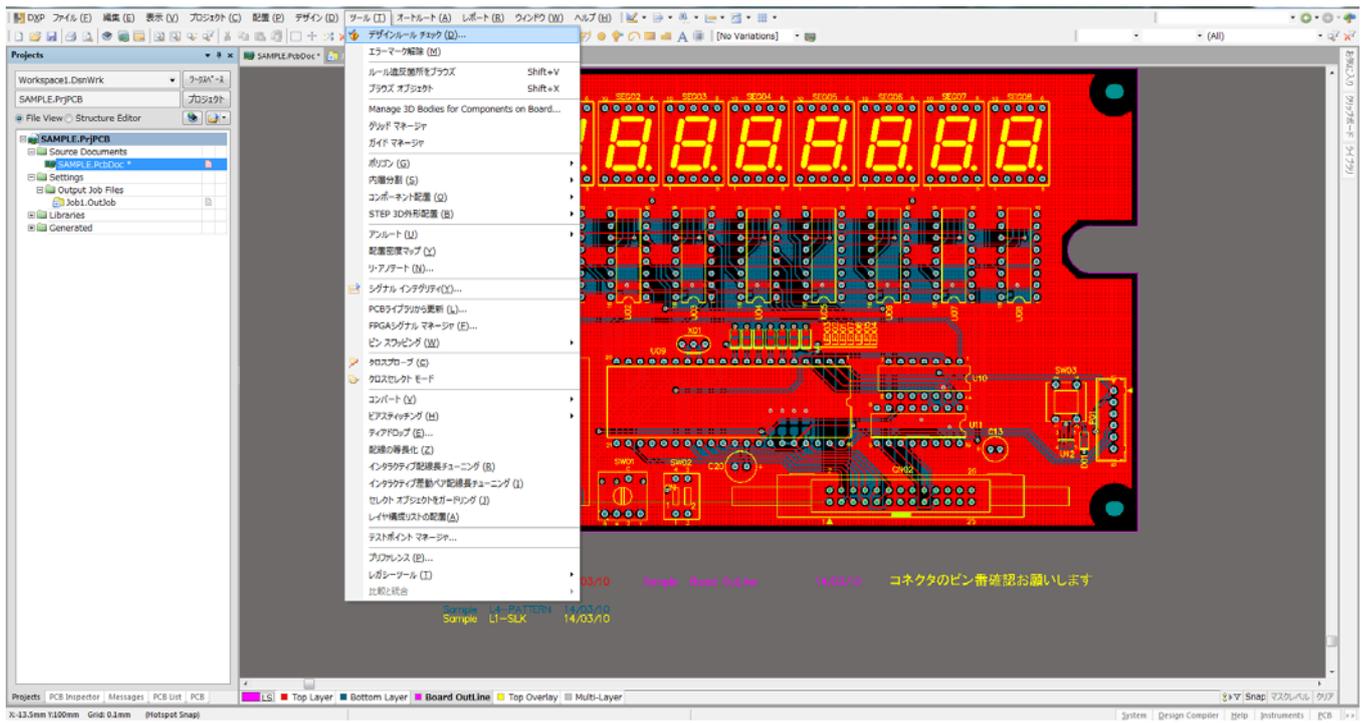
デザインルール一覧



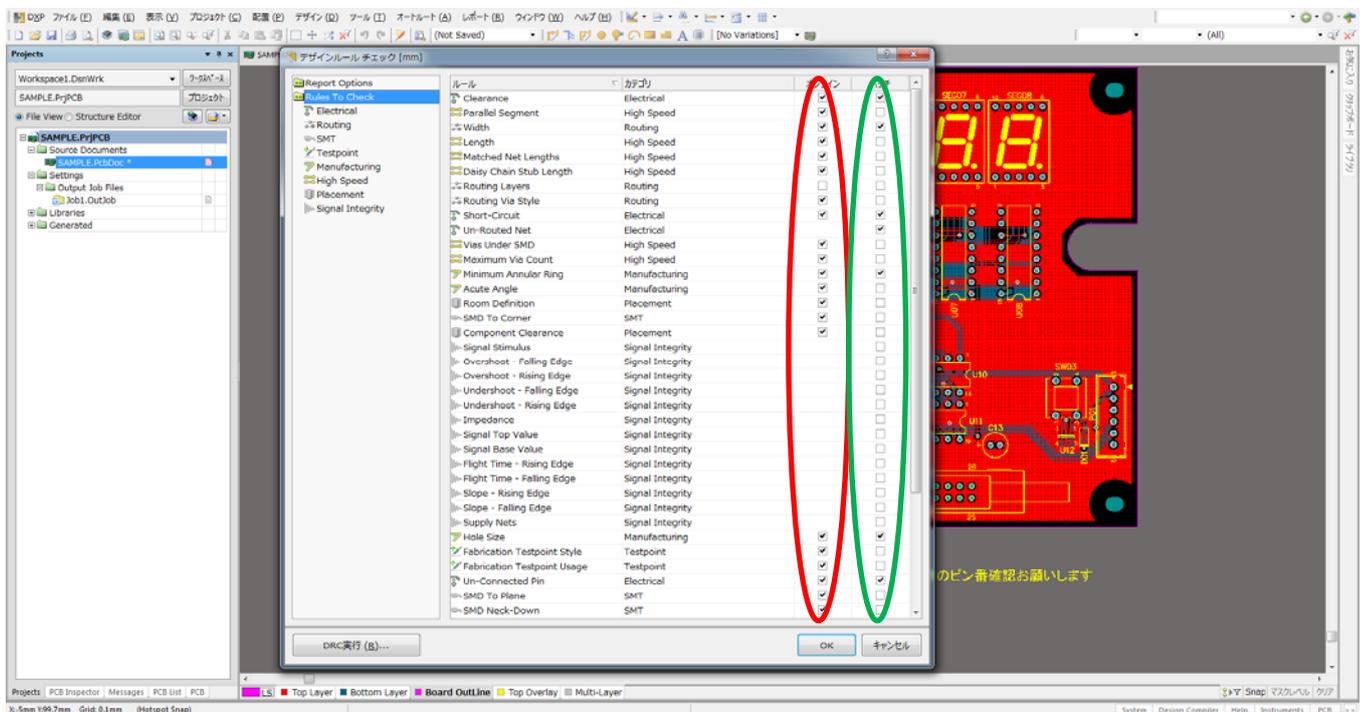
細かく DRC の有無を設定出来ます。

デザインルールチェックの実行

ツール >> デザインルールチェック



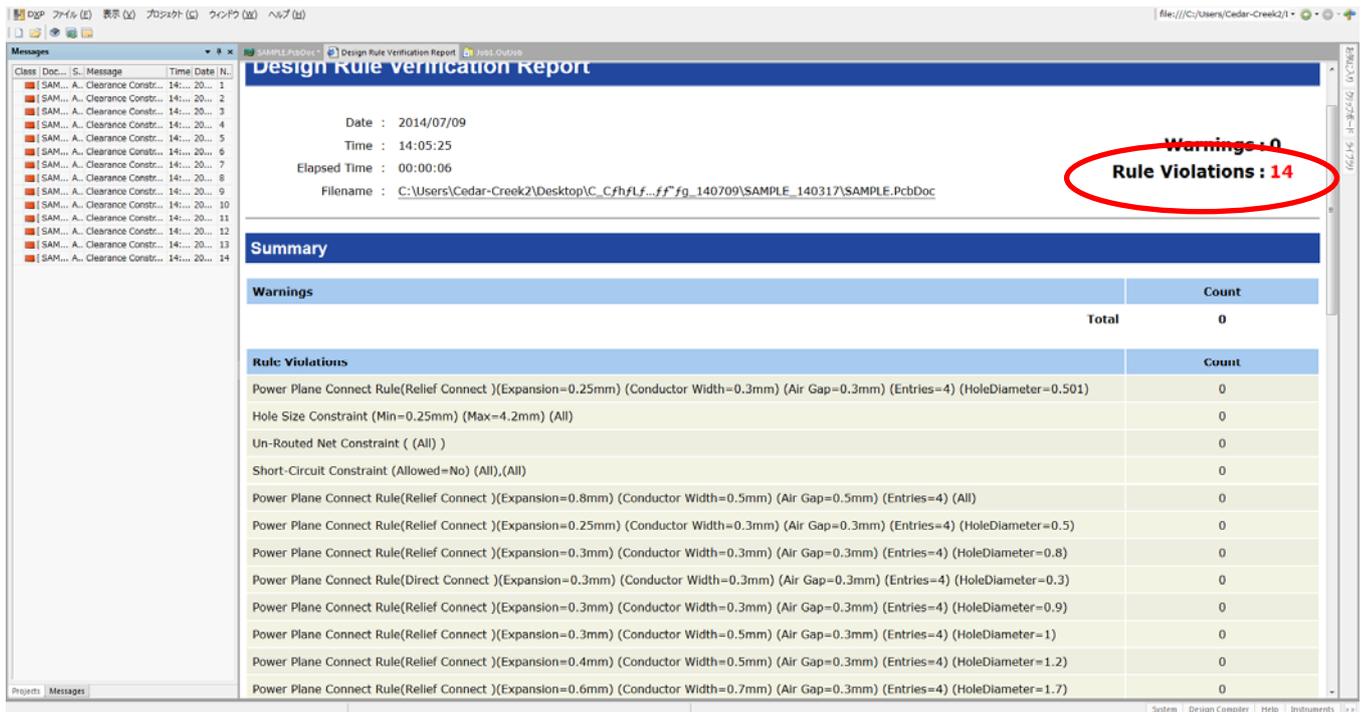
DRC のチェック項目の設定



赤印：オンライン DEC の有無

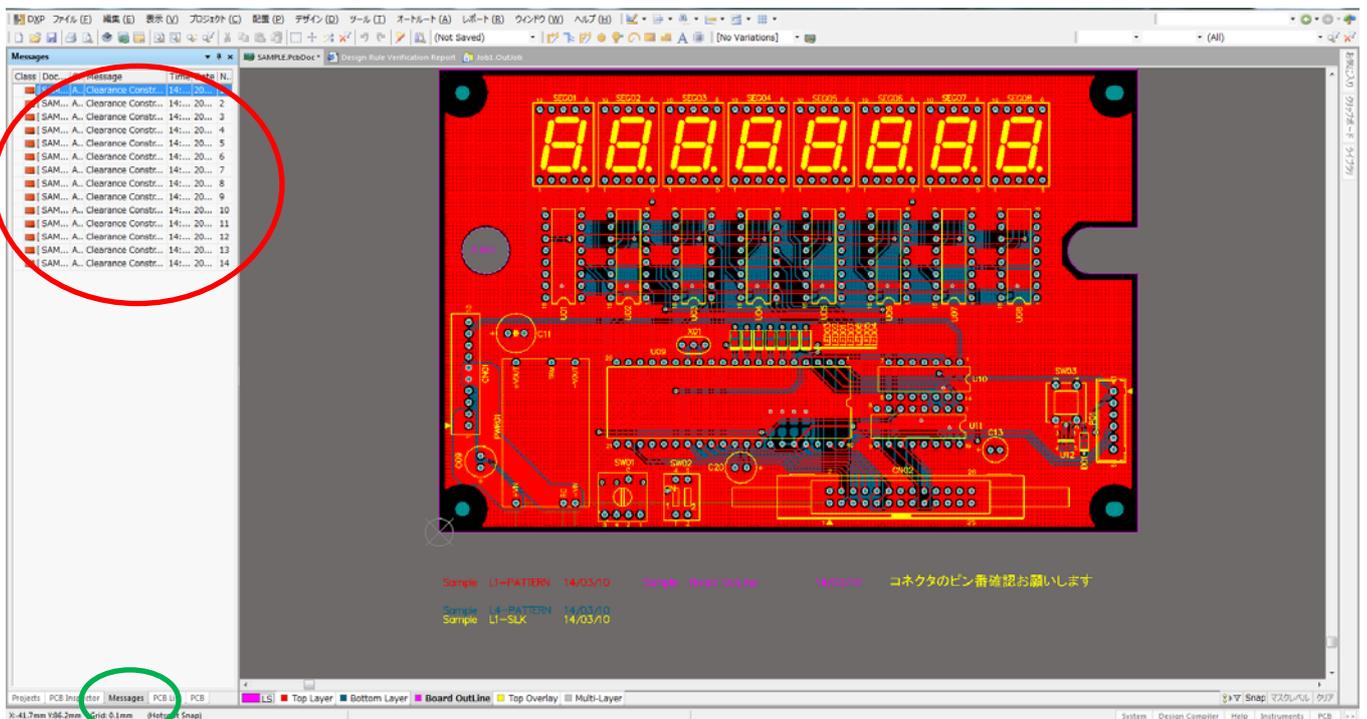
緑印：バッチ DEC の有無

エラーメッセージ

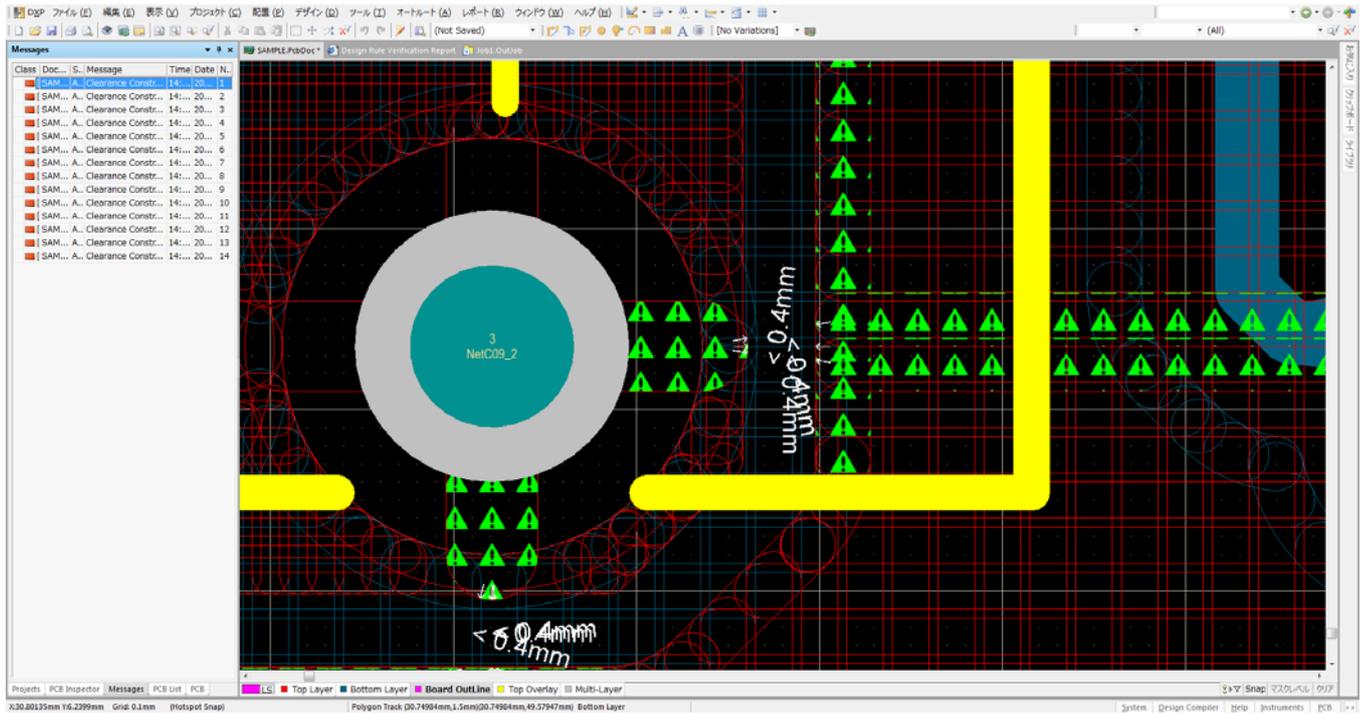


基本的にはエラー 0 になる様パターン修正する。

上記の状態で Pcb. Doc を開くと Messages にエラー内容が表示されダブルクリックするとエラー箇所へ移動する。



エラー箇所



エラーマークの設定 (プリファレンス >> PCB Editor >> DRC Violations Display)

